目 录

1. 产品概述 2
2. 主要特性 2
3. 封装及引脚说明 2
4. 功能介绍 3
5. 应用电路 4
6. 触摸PCB LAYOUT参考 5
7. 电气参数 6
7.1 电气特性极限参数 6
7.2 直流特性 6
8. 封装尺寸图 7
9. 历史记录 8

双触控双输出触摸 IC

文件编号：PT-DS26030

1. 产品概述

PT8042C 是一款电容式触摸控制 ASIC，支持双通道触摸输入和双路同步开关输出，可引脚配置同步输出的有效电平，实现触摸同步开关控制。适用于雾化器、车载用品、电子玩具、消费类电子产品等领域，具有低功耗、高抗干扰、宽工作电压范围、高穿透力的突出优势。

2. 主要特性

- 工作电压范围：2.4~5.5V
- 待机电流约 4uA@V_{DD}=3V&CMOD=10nF
- 双通道触摸输入，未使用通道可接地屏蔽
- 双路同步开关输出，可引脚配置同步输出的有效电平
- 采用电荷分享方式实现触摸
- 按键最长输出时间：16 秒（±30%）
- 算法可自补偿修正触摸通道差异或走线长短不一致情况
- CMOD 脚外接电容可调节灵敏度，电容越大灵敏度越高(电容最大支持 47nF)
- 内置稳压源、上电复位和低压复位等硬件模块
- 内置实时环境自适应、高效数字滤波等软件算法
- HBM ESD 优于 3KV
- 封装形式：SOP8

3. 封装及引脚说明

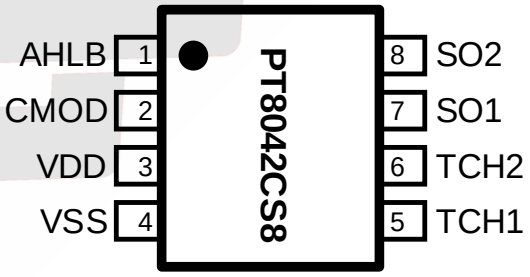


图 1 SOP8 管脚示意

表 1 引脚说明

NO.	管脚名称	I/O	描述
1	AHLB	I/O	输出脚初始状态设置，悬空为高
2	CMOD	I/O	采样电容输入脚
3	VDD	P	电源正
4	VSS	P	电源负
5	TCH1	I/O	触摸输入脚 1
6	TCH2	I/O	触摸输入脚 2
7	SO1	I/O	触摸输出脚 1
8	SO2	I/O	触摸输出脚 2

4. 功能介绍

- SO1 与 SO2 在上电后的初始输出状态由上电前 AHLB 的输入状态决定。
  - AHLB 管脚接 VDD（高电平）上电，上电后 SO1 与 SO2 输出高电平
  - AHLB 管脚接 GND（低电平）上电，上电后 SO1 与 SO2 输出低电平
- TCH1 触摸输入对应 SO1 逻辑输出，TCH2 触摸输入对应 SO2 逻辑输出。
- 按住 TCH1 或 TCH2，对应 SO1 或 SO2 的输出状态翻转，松开后回复初始状态，实现同步开关。
- 因有物体覆盖触摸盘或环境突然变化，可能导致触摸检测持续有效。IC 内部触控算法检测到输出有效持续时间达到设定值 16S（±30%）时，系统会回到上电初始状态，且输出变为无效。

5. 应用电路

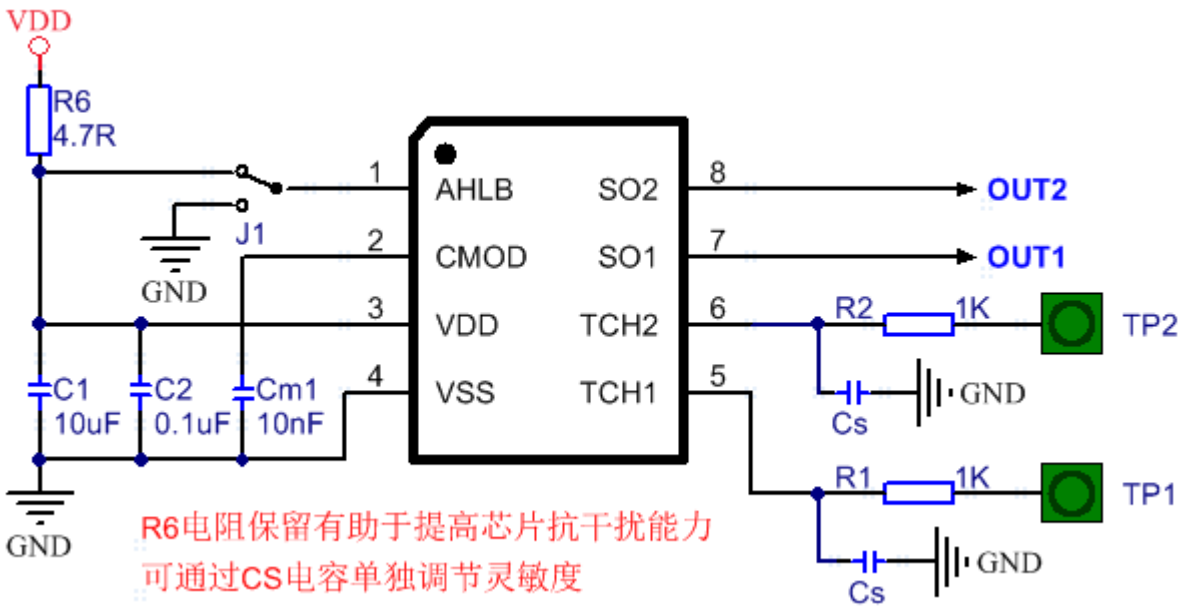


图 2 典型应用电路

注意：

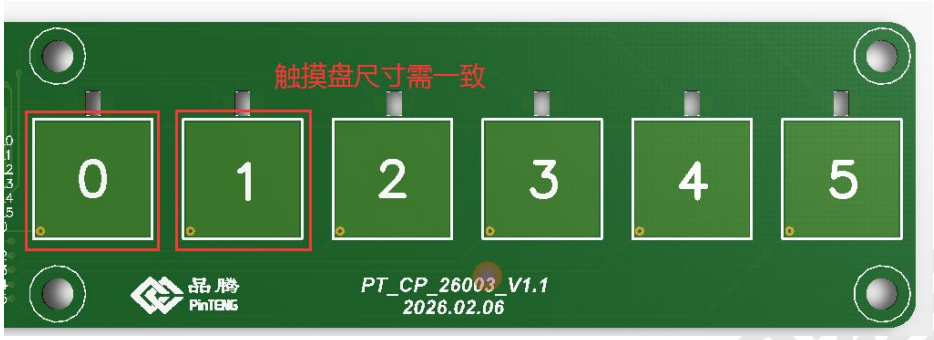
当介质材料及厚度等差异较大时，可通过调整 CMOD 与 GND 之间的 Cm 电容来调节触摸灵敏度。电容容值越大，灵敏度越高；电容容值越小，灵敏度越低。以下数据仅供参考，具体以实际为准。

表 2 CMOD 采样电容

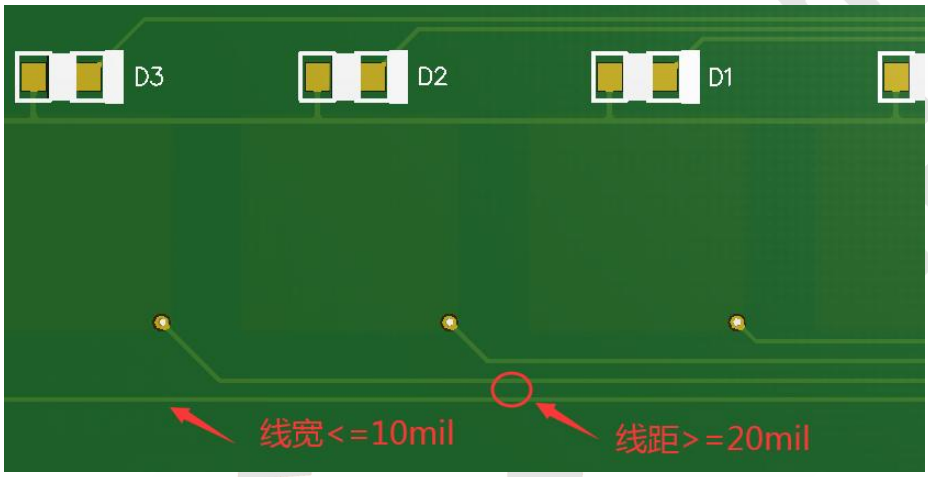
介质厚度（亚克力）	触摸盘尺寸	CMOD电容
1mm	10*10mm	6.8nF
2mm	10*10mm	10nF
3mm	10*10mm	15nF
4mm	10*10mm	20nF
5mm	10*10mm	33nF

6. 触摸PCB LAYOUT参考

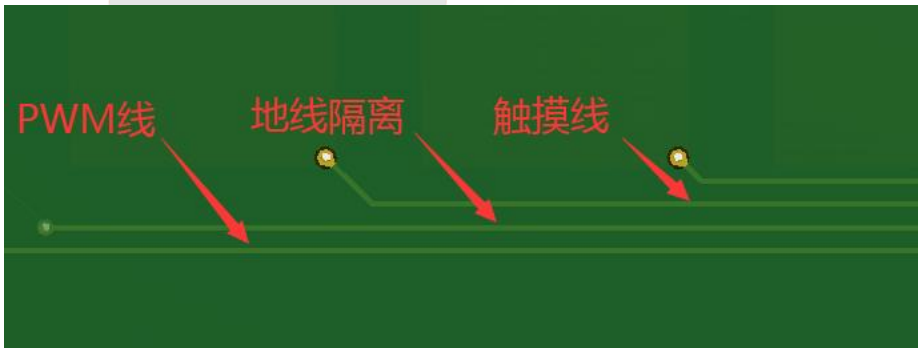
- 触摸盘尺寸大小需一致，否则算法无法自动适应



- 触摸走线宽度需≤10mil 线距≥20mil 以降低通道间的相互影响



- 触摸走线可走触摸盘背面，影响有限
- 触摸盘或触摸走线周围在无干扰源的情况下可不铺地，避免降低灵敏度
  - 以下干扰情况可通过铺地隔离
    1. 触摸盘背面会接触外壳或电池等不确定寄生电容来源时，可在背面铺地隔离
    2. 触摸走线与 PWM 或其它高频信号线并行，可在线间走根地线隔离，或者线距≥20mil 降低干扰的影响



3. 两颗触摸芯片的触摸走线或触摸盘间，需走地线隔离以免相互干扰

7. 电气参数

7.1 电气特性极限参数

表 3 极限参数

参数	标号	条件	范围	单位
供电电压	V_{DD}	-	-0 to +6.0	V
输入电压	V_I	所有 I/O口	-0.3 to V_{DD} + 0.3	V
工作温度	T_A	-	-40 to + 85	℃
储藏温度	T_{STG}	-	-50 to + 125	℃

7.2 直流特性

表 4 直流特性（如无特殊说明 V_{DD} = 2.4V~5.5V，Temp = 25ºC）

参数	标号	条件	最小值	典型值	最大值	单位
工作电压	**V_{DD}**		2.4		5.5	V
输入高电压阈值	**V_{IH}**		0.7V_{DD}			V
输入低电压阈值	**V_{IL}**				0.3 V_{DD}	V
GPIO 拉电流	**I_{OH}**	V_{DD}=5V, VOH=0.9V_{DD}		10		mA
GPIO 灌电流	**I_{OL}**	V_{DD}=5V, VOL=0.1V_{DD}		40		mA
工作电流	**I_{VDD}**	V_{DD}=5V,Cmod=10nF		1.8		mA
		V_{DD}=3V,Cmod=10nF		0.8		
待机电流	**I_{SB}**	V_{DD}=5V,Cmod=10nF		6		uA
		V_{DD}=3V,Cmod=10nF		4		
输出响应时间	**T_R**	V_{DD}=5V,Cmod=10nF 工作模式			33	ms
		V_{DD}=5V,Cmod=10nF 低功耗模式			156	

8. 封装尺寸图

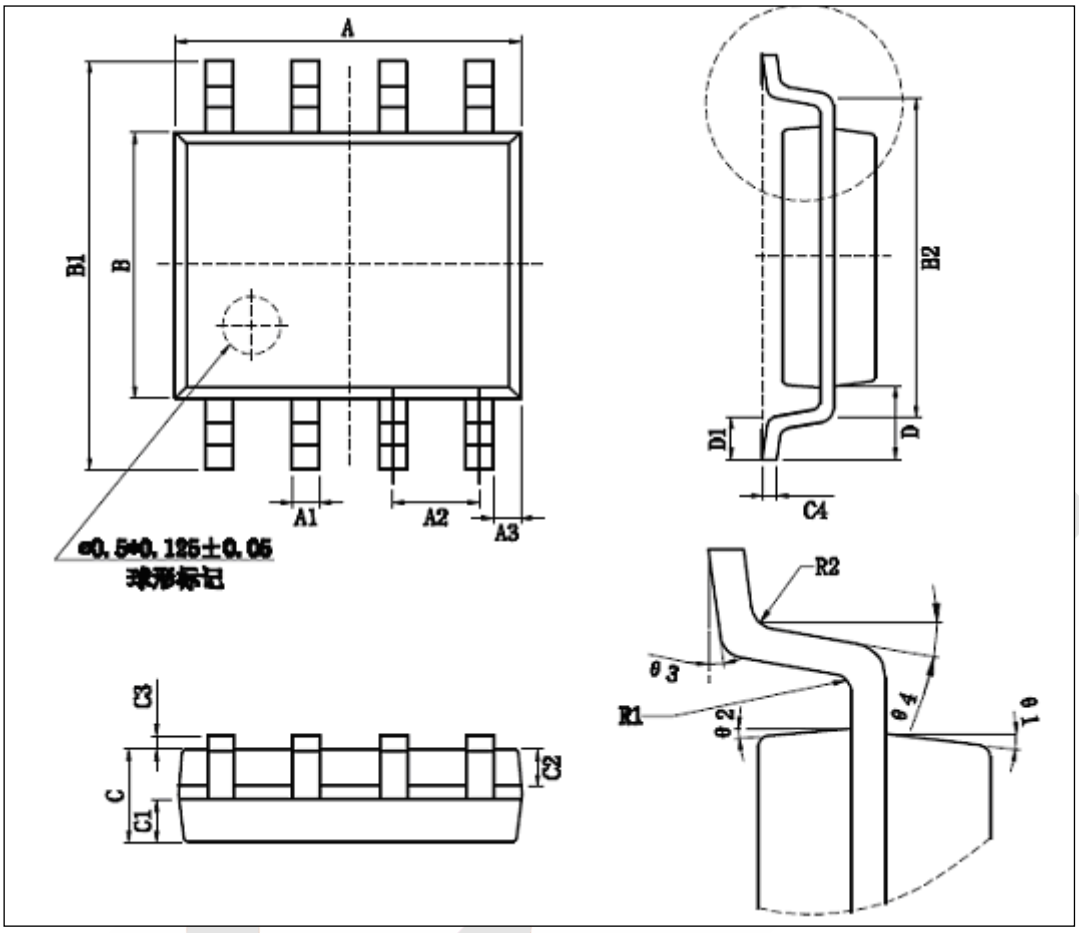


图 3 SOP8 封装

表 5 SOP8 封装尺寸

Unit: mm

符号	最小值	典型值	最大值		符号	最小值	典型值	最大值
A	4.80	-	5.00		C3	0.05	-	0.2
A1	0.356	-	0.456		C4	0.203	-	0.233
A2	-	1.27	-		D	-	1.05	-
A3	-	0.345	-		D1	0.4	-	0.8
B	3.80	-	4.00		R1	-	0.20	-
B1	5.80	-	6.20		R2	-	0.20	-
B2	-	5.00	-		θ1	-	17°	-
C	1.30	-	1.60		θ2	-	13°	-
C1	0.55	-	0.65		θ3	0°	-	8°
C2	0.55	-	0.65		θ4	4°	-	12°

9. 历史记录

版本号	修改记录	发布日期
V1.0	初版	2026-08-22

最终版本以官网为准，请及时下载查阅！